



| | |
|-----------------------------|-------------|
| TL (50.000 divisioni) | Euro 150,00 |
|-----------------------------|-------------|

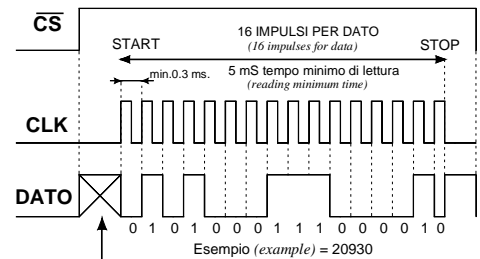
E' possibile collegare più TL allo stesso PLC, utilizzando le stesse uscite del PLC per tutti i TL ed un ingresso del PLC per ogni TL.

It is possible to connect more TL with a PLC, use for all TL the same outputs of PLC and an input for each TL.



Trasmettitore adatto per montaggio retro quadro oppure in cassetta stagna su barra Omega/DIN. Dimensioni: 135 x 90 x h 57 mm. La comunicazione tra il TL ed il PLC avviene nel seguente modo: Il PLC invia il +24VDC al morsetto 21 (dato alto CS). Il TL risponde con un +24VDC sul mors. 23 (DATO). A questo punto, portando a +24VDC il mors. 25 (CLK = clock) inizierà la trasmissione. Ad ogni segnale +24VDC di CLK inviato dal PLC, il TL invia una sequenza di 16 bit (0=0VDC; 1=24VDC) corrispondente al valore di peso. I bit sono trasmessi dal più significativo (2¹⁵) al meno significativo (2⁰). Ad esempio: 0101000111000010 = 0+16384+0+4096+0+0+0+256+128+64+0+0+0+0+2+0 = 20930. Durante la trasmissione dei bit del DATO il CS deve essere sempre a +24VDC (1), se in qualsiasi momento il CS torna 0 (zero) la comunicazione viene interrotta e occorre ricominciare dall'inizio. Sul sedicesimo CLK lo stato del dato permane per il tempo in cui è stato alto il CLK dopo di che, sulla discesa si porta in tutti i casi allo stato alto e resta tale fino a che il CS è chiuso.

PER OTTENERE UNA RISPOSTA DAL TL E' SUFFICIENTE INVIARE I SEGNALI COME DESCRITTO, RISPETTANDO I TEMPI MINIMI DI TRASMISSIONE, CHIARAMENTE NON VI SONO LIMITI SUPERIORI



SE DATO=1 IL TL E' PRONTO AD INVIARE I DATI (If DATO=1 TL is ready to send data)

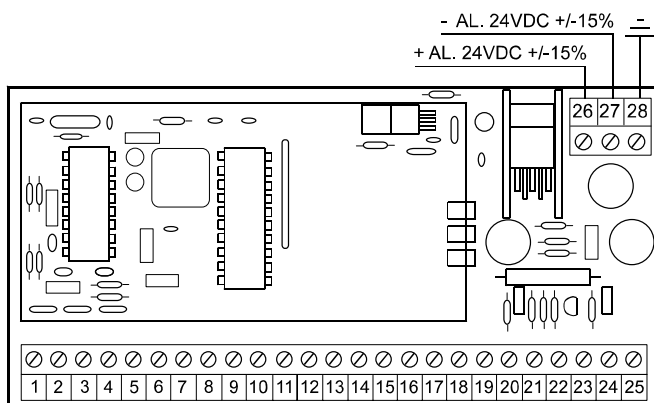
IL DATO IN USCITA (1 o ZERO) IN CORRISPONDENZA DEL FRONTE DI SALITA DEL CLK RIMANE ATTIVO FINO AL SUCCESSIVO FRONTE DI SALITA DEL CLK

Transmitter suitable for back panel mounting or in junction box with Omega/DIN rail. Dimensions: 135x90x h 57 mm. TL and PLC communication: PLC send +24VDC to the terminal 21 (CS). The transmitter replies with +24VDC on terminal 23 (DATA). At this point, connect +24VDC to the terminal 25 (CLK = clock), the transmission will start. For every +24VDC of CLK sent by PLC, the transmitter send a sequence of 16 bit (0=0VDC; 1=24VDC) corresponding to the weight value. Bit are transmitted from the most significant (2¹⁵) to the least significant (2⁰). For example: 0101000111000010 = 0+16384+0+4096+0+0+0+256+128+64+0+0+0+0+2+0 = 20930. During the transmission of the DATA the CS must be always +24VDC (1), if CS comes back to zero the communication will be interrupted.

CARATTERISTICHE

TECHNICAL FEATURES

| | | |
|---------------------------------|-----------------------------------|----------------------------------|
| ALIMENTAZIONE | 24VDC +/-15% ; 9 ÷ 18VAC | POWER SUPPLY |
| LINEARITA' | 0,01 % F.S. | LINEARITY |
| DERIVA TERMICA | 0,001 % F.S./°C | THERMAL DRIFT |
| POTENZA ASSORBITA | 6 W | POWER CONSUMPTION |
| CAMPO DI MISURA | 0 - 12 mV | MEASURING RANGE |
| DIVISIONI | 50.000 (10mV) max 65.000 (12,5mV) | DIVISIONS |
| N° CELLE DI CARICO IN PARALLELO | max 6 (350 Ohm) | NUMBER OF LOAD CELLS IN PARALLEL |
| ALIMENTAZIONE CELLE DI CARICO | 5 VDC / 100 mA | LOAD CELL SUPPLY |
| UMIDITA' (non condensante) | 85 % | UMIDITY (condensate free) |
| TEMPERATURA DI STOCCAGGIO | - 20° + 70° C | STORAGE TEMPERATURE |
| TEMPERATURA DI ESERCIZIO | - 10° + 50° C | WORKING TEMPERATURE |



- 1 -- ALIMENT. CELLE 5 VDC
- 2 + ALIMENT. CELLE 5 VDC
- 3 -- SEGNALE CELLE
- 4 + SEGNALE CELLE
- 5 = SCHERMO
- 6 -- ALIMENT. CELLE 5 VDC
- 7 + ALIMENT. CELLE 5 VDC
- 8 -- SEGNALE CELLE
- 9 + SEGNALE CELLE
- 10 = SCHERMO
- 11 -- ALIMENT. CELLE 5 VDC
- 12 + ALIMENT. CELLE 5 VDC
- 13 -- SEGNALE CELLE
- 14 + SEGNALE CELLE
- 15 = SCHERMO
- 16 -- ALIMENTAZIONE CELLE 5 VDC
- 17 + ALIMENTAZIONE CELLE 5 VDC
- 18 -- SEGNALE CELLE
- 19 + SEGNALE CELLE
- 20 = SCHERMO
- 21 = CS (+24VDC)
- 22 = Aliment. circuito trasmis. (24VDC)
- 23 = DATO (segnale di uscita)
- 24 = Alimentaz. circuito trasmis. (GND)
- 25 = CLK (segnale di clock +24VDC)